

『電子機器のノイズ対策・設計技術』講座開催のご案内

1) 「電子機器のノイズ対策・設計技術」講座

2) 電子機器の開発の中で、商品化直前に行われる EMC（電磁両立性）試験は、設計段階から対応策を考慮しておかないと、後戻りが大きく、適合が難しい試験の一つです。また、最近では、パワエレ回路の高効率化、大電力化に対する対策の必要性が（放射・イミュニティともに）増えています。一方、職場では、ノイズに詳しいベテランが退職した後、書物でノイズ技術を学ぼうとすると、難解な方程式の並んだ参考書、かゆい所に手が届かない対策本などが壁になって本質的、体系的な理解がなかなか進みません。

本セミナーは、そのような方々を対象に、数式を極力使わず、「なぜそういう対策を取るのか」を学べるようにしました。そして、設計段階ではノイズに対処した設計が独力ででき、電波暗室では現物を前にして、どこをどう攻めれば良いかが分かる、実践的な内容としました。

3) 日時：令和3年7月5日（月）9：00～16日（金）17：00

※受講条件として、島根県内に事業所を有する企業等であること

4) 会場：インターネット配信（事前収録）

5) 本セミナーの開催案内・申し込みは当財団のホームページからもダウンロードできます。

H P： <https://www.joho-shimane.or.jp/purpose/human/5624>

【問い合わせ先】

(公財) しまね産業振興財団 経営支援課 担当：布野・新宮

〒690-0816

島根県松江市北陵町1番地 テクノアークしまね

TEL：0852-60-5115

FAX：0852-60-5116

E-mail：con@joho-shimane.or.jp